**שאלות לקראת פגישה 18.1.2012**

* לקראת מצגת אמצע- דרישות מיוחדות למצגת אמצע: מה אנו נדרשים להראות במצגת אמצע? איזו רזולוציה?
* אנחנו מבינים שנצטרך לממש בקר (מכונת מצבים) שמנהל את כל תהליך הכתיבה והקריאה לזכרון: סדר הפעולות הנכון (כתיבה התחלתית לזכרון, סיבוב כתיבה מחדש, קריאה ע"י ה-VESA). היכן ימוקם? האם ב-TOP של בלוק ה-MEMORY ?
* לגבי התחלת התכן והקידוד: להבנתנו אנחנו צריכים להתחיל את המימוש של המודולים הקטנים, להריץ עליהם test bench ולעלות לרמה הגבוהה יותר. האם זה תהליך נכון? נשמח לטיפים ורעיונות, שכן עד עתה לא יצא לנו לממש רכיבים חדשים.
* בשלב עיבוד התמונה מתבצעות קריאות וכתיבות בקצב שונה, עבור כל 4 פיקסלים שאנחנו קוראים נכתב רק אחד לזכרון. בהקשר של בעיות תזמון, איך לתכנן מראש על מנת להימנע מהן מבעוד מועד?
* התייחסות לשיטת התכנות כך שהתכן יהיה סינתזבילי?
* שחרור תמונה לVESA לאחר סיום מניפולציה: עד עתה ה-pixel manager ביצע דרישות קריאה מהזכרון. האם יש צורך להתערב בקצב הדרישה שלו לקריאה מהזכרון, או שיהיה חיווי מהבלוק זכרון כאשר תמונה מוכנה?
* סוגיית הסינוס/קוסינוס – הסוגייה הועלתה במצגת אפיון, עדיין לא הוחלט איך לטפל בה.

אורי ורן.